

**FORMATO EUROPEO  
PER IL CURRICULUM  
VITAE**



**INFORMAZIONI PERSONALI**

Nome	<b>BERGERO, TOMMASO</b>
Indirizzo	<b>5, VIA ANTONIO MEUCCI, 10072, CASELLE TORINESE (TO), ITALIA</b>
Telefono	<b>Non disponibile</b> Cellulare <b>3475410503</b>
Fax	
E-mail	<b>tommaso.bergero@hotmail.it</b>
Nazionalità	Italiana
Data di nascita	21/04/1990

**ESPERIENZA LAVORATIVA**

- Date (da – a) 02/05/2017 - attualmente
- Nome e indirizzo del datore di lavoro BE-ST S.r.l. - C.so Traiano, 24/6, 10135, Torino (TO)
- Tipo di azienda o settore Ricerca e sviluppo in campo Elettronico.
- Tipo di impiego Progettista Elettronico
- Principali mansioni e responsabilità Progettazione, realizzazione e test di circuiti stampati basati su microcontrollore per controllo e acquisizione dati.  
Sviluppo di FW microcontrollori.  
Sviluppo configurazione FPGA con linguaggio VHDL.  
Realizzazione in C/C++ di SW di configurazione, HMI e sinottici.
- Capacità sviluppate Progettazione e disegno di circuiti elettronici. Sviluppo del circuito stampato. Verifica funzionale, analisi guasti e riparazione di schede di controllo e acquisizione.  
Realizzazione interfacce SW in C/C++ basato su librerie Qt (OS Linux e Windows)  
Studio di interfacce di comunicazione come CAN-Bus e Bluetooth
  
- Date (da – a) 04/05/2016 - 30/04/2017
- Nome e indirizzo del datore di lavoro Industrial Plasma Engineering S.r.l. - Corso Francesco Ferrucci, 89, 10138 Torino (TO)
- Tipo di azienda o settore Ricerca e sviluppo in campo Elettronico.
- Tipo di impiego Progettista Elettronico
- Principali mansioni e responsabilità Progettazione, realizzazione e test di circuiti stampati basati su microcontrollore per controllo e acquisizione dati.  
Sviluppo di FW microcontrollori.  
Sviluppo configurazione FPGA con linguaggio VHDL.  
Realizzazione in C/C++ di SW di configurazione, HMI e sinottici.
- Capacità sviluppate Progettazione e disegno di circuiti elettronici. Sviluppo del circuito stampato. Verifica funzionale, analisi guasti e riparazione di schede di controllo e acquisizione.  
Realizzazione interfacce SW in C/C++ basato su librerie Qt (OS Linux e Windows)

- Date (da – a) 13/04/2015 - 29/04/2016
  - Nome e indirizzo del datore di lavoro AVL Italia – via Lanzo 181, Borgaro (TO)
  - Tipo di azienda o settore Progettazione e realizzazione di celle per il controllo automatico di motori termici a scopo di test.
  - Tipo di impiego Commissioning and Service Engineer
  - Principali mansioni e responsabilità Commissioning Engineer: Installazione, configurazione e messa in opera del sistema di automazione;  
Service Engineer: analisi guasti, riparazione e riconfigurazione dei sistemi di automazione.  
Scrittura software in VB, utilizzo di software proprietario.
  - Capacità sviluppate
- 
- Date (da – a) 06/03/2012 - 28/07/2012
  - Nome e indirizzo del datore di lavoro Seica spa - Strambino (TO)
  - Tipo di azienda o settore Progettazione e vendita di macchine per test.
  - Tipo di impiego Stagista, Software developer
  - Principali mansioni e responsabilità Sviluppo di parte di un programma in Object C++ per il controllo di macchine per test di schede stampate. Progetto realizzato al fine della realizzazione della monografia conclusiva del terzo anno universitario.

## ISTRUZIONE E FORMAZIONE

- Date (da – a) 2012 - 2015
- Nome e tipo di istituto di istruzione o formazione Politecnico di Torino, Torino
- Principali materie / abilità professionali oggetto dello studio Ingegneria elettronica, specializzazione in Sistemi elettronici
  - Qualifica conseguita Dottore Magistrale in Ingegneria Elettronica
  - Valutazione finale 102/110
  
- Date (da – a) 2009 - 2013
- Nome e tipo di istituto di istruzione o formazione Politecnico di Torino, Torino
- Principali materie / abilità professionali oggetto dello studio Ingegneria elettronica
  - Qualifica conseguita Dottore in Ingegneria Elettronica
  - Valutazione finale 91/110
  
- Date (da – a) 2004 - 2009
- Nome e tipo di istituto di istruzione o formazione IIS Aldo Moro, Rivarolo Canavese (TO)
- Principali materie / abilità professionali oggetto dello studio Liceo Scientifico sperimentazione Piano Nazionale per l'Informatica
  - Qualifica conseguita Diploma di maturità scientifica
  - Valutazione finale 75/100
  
- Date (da – a) 21/5/2012
- Nome e tipo di istituto di istruzione o formazione
- Principali materie / abilità professionali oggetto dello studio Programmazione in linguaggio Java
  - Qualifica conseguita Oracle Certified Associate, Java SE 5/SE 6
  
- Date (da – a) 4/3/2004
- Nome e tipo di istituto di istruzione o formazione IIS Aldo Moro, Rivarolo Canavese (TO)
- Principali materie / abilità professionali oggetto dello studio Utilizzo dei programmi Microsoft Office.
  - Qualifica conseguita ECDL Core

## CAPACITÀ E COMPETENZE

### PERSONALI

*Acquisite nel corso della vita e della carriera ma non necessariamente riconosciute da certificati e diplomi ufficiali.*

MADRELINGUA

ITALIANO

ALTRE LINGUE

- Capacità di lettura
- Capacità di scrittura
- Capacità di espressione orale
  
- Capacità di lettura
- Capacità di scrittura
- Capacità di espressione orale

## CAPACITÀ E COMPETENZE

### RELAZIONALI

*Vivere e lavorare con altre persone, in ambiente multiculturale, occupando posti in cui la comunicazione è importante e in situazioni in cui è essenziale lavorare in squadra (ad es. cultura e sport), ecc.*

### PROGETTI SVOLTI

*Progetti sviluppati durante il corso delle esperienze formative o lavorative e strumenti utilizzati*

### INGLESE (FIRST CERTIFICATE ENGLISH 2009, PET 2007)

BUONO

BUONO

BUONO

### FRANCESE

ELEMENTARE

ELEMENTARE

ELEMENTARE

DURANTE IL CORSO DEGLI STUDI HO AVUTO MODO DI LAVORARE E COLLABORARE IN GRUPPO PER LA REALIZZAZIONE DI PROGETTI NEI DIVERSI CAMPI DELL'ELETTRONICA (PROGRAMMAZIONE DI MICROCONTROLLORI, FPGA, SVILUPPO DI SOFTWARE, ECC.).

### LOGIC FUNCTION DESIGN USING MOLECULAR QUANTUM-DOT CELLULAR AUTOMATA CELLS (TESI):

SVILUPPO DI UN MODELLO DI MOLECOLA QCA IN VHDL-AMS E SIMULAZIONE DI CIRCUITI LOGICI UTILIZZANDO ADVANCE-MS 2008

**REGOLATORE BUCK E CIRCUITO DI MISURA DELLA CORRENTE:** SIMULAZIONE DEL CIRCUITO CON SPICE, DISEGNO DEL PCB CON EAGLE, REALIZZAZIONE SU PIASTRA MILLEFORI, CAMPIONAMENTO DEI VALORI REALI CON OSCILLOSCOPI, ANALISI E COMPARAZIONE DATI CON MATLAB

**REALIZZAZIONE DI SISTEMI AUTOMATICI DI MISURA:** REALIZZAZIONE E CARATTERIZZAZIONE DI DIVERSI SISTEMI DI MISURA (TEMPERATURE, INTENSITÀ LUMINOSA, PESO, CAPACITÀ ELETTRICA, RESISTENZA) UTILIZZANDO SENSORI COLLEGATI AD ARDUINO UNO (PROGRAMMATO IN LINGUAGGIO C) E SCHEDA MILLEFORI, PROGRAMMAZIONE DI UN'INTERFACCIA GRAFICA CON VISUAL C# PER INVIARE COMANDI ED IMPOSTAZIONI AL MICROCONTROLORE

**IMPLEMENTAZIONE DI UN ALGORITMO "BUTTERFLY":** DESCRIZIONE HW IN VHDL, SIMULAZIONE CON MODEL SIM, VERIFICA DEI RISULTATI TRAMITE PROGRAMMI C# E MATLAB IMPLEMENTATI AD HOC

**HOMEMADE ANTITHEFT SYSTEM:** PROGETTAZIONE CON LINGUAGGIO UML (VISUAL PARADIGM), VERIFICA DEL PROGRAMMA IN C DEL MICROCONTROLORE SU SCHEDA DI SVILUPPO MSP430

**DESCRIZIONE E IMPLEMENTAZIONE DI UN FILTRO FIR:** DESCRIZIONE DEL FILTRO IN VHDL E VERILOG (CON SUCCESSIVA COMPARAZIONE), SIMULAZIONE CON MODEL SIM, SINTESI CON SYNOPSIS E CREAZIONE DEL LAYOUT DEL CHIP CON ENCOUNTER

**IMPLEMENTAZIONE DI UNA UNITÀ FUNZIONALE TTA PERSONALIZZATA:** ANALISI DELLO STATO DI PARTENZA CON PROXIM E PRODE, DESIGN DELL'UNITÀ IN VHDL

**PROGETTAZIONE DI UNA PORTA LOGICA ACS A 4 STATI:** DESCRIZIONE HW IN SYSTEMC, SIMULAZIONE CON MODEL SIM, SINTESI E LAYOUT CON SYNOPSIS E ENCOUNTER

**PROGRAMMAZIONE DI FPGA:** STUDIO DI FUNZIONI LOGICHE SEMPLICI, DESCRIZIONE IN VHDL E VERIFICA DEL FUNZIONAMENTO CON UNA SCHEDA DI SVILUPPO ALTERA DE2

**PROGRAMMAZIONE DI MICROCONTROLLORI:** SCRITTURA DI CODICE C DA CARICARE IN UNA SCHEDA DI SVILUPPO FREESCALE TOWER, VERIFICA DEL FUNZIONAMENTO CON OSCILLOSCOPI, GENERATORI DI FUNZIONE E SENSORI

**CARATTERIZZAZIONE DI AMPLIFICATORI:** REALIZZAZIONE SU BREADBOARD DI DIVERSI AMPLIFICATORI CON AO (INVERTENTE E NON, DIFFERENZIALE, DA STRUMENTAZIONE) E CARATTERIZZAZIONE E VERIFICA DEL FUNZIONAMENTO CON GENERATORI E OSCILLOSCOPI

**STUDIO DI DAC E ADC:** REALIZZAZIONE SU BREADBOARD DI ESEMPI DI CONVERTITORI DA E AD E CARATTERIZZAZIONE IN TERMINI DI ERRORI LINEARI E NON-LINEARI TRAMITE OSCILLOSCOPI

**CAPACITÀ E COMPETENZE  
TECNICHE**

*Con computer, attrezzature specifiche,  
macchinari, ecc.*

UTILIZZO DI SISTEMI OPERATIVI LINUX E WINDOWS  
PROGRAMMAZIONE IN PYTHON, C, C++, MATLAB, JAVA, C#, OCTAVE  
PROGETTAZIONE CON UML  
DISEGNO CON CAD, EAGLE, SPICE, ORCAD, KICAD  
UTILIZZO DI STRUMENTI DA BANCO (MULTIMETRI, OSCILLOSCOPI, ECC.)

**CAPACITÀ E COMPETENZE  
ARTISTICHE**

*Musica, scrittura, disegno ecc.*

STUDIO A LIVELLO AMATORIALE DI DIVERSI STRUMENTI MUSICALI (CLARINETTO, SAX TENORE, CHITARRA, BASSO ELETTRICO).

**ALTRE CAPACITÀ E COMPETENZE**

*Competenze non precedentemente  
indicate.*

PROGETTAZIONE E REALIZZAZIONE DI PICCOLI PROGETTI ELETTRONICI SU SCHEDE DI SVILUPPO E SCHEDE MILLEFORI  
ASSEMBLAGGIO E MANUTENZIONE PC

**PATENTE O PATENTI**

A, B

**ULTERIORI INFORMAZIONI**

IL MIO ATTUALE OBIETTIVO È DI AFFINARE CAPACITÀ E COMPETENZE NEL MIO CAMPO DI STUDI

**ALLEGATI**